

VG64 A/C Erweiterungs-BUS

		BUS1			
+5V	1	1A	1C	33	+5V
ECB-D5	2	2A	2C	34	ECB-D0
ECB-D6	3	3A	3C	35	ECB-D7
ECB-D3	4	4A	4C	36	ECB-D2
ECB-D4	5	5A	5C	37	ECB-A0
ECB-A2	6	6A	6C	38	ECB-A3
ECB-A4	7	7A	7C	39	ECB-A1
ECB-A5	8	8A	8C	40	ECB-A8
ECB-A6	9	9A	9C	41	ECB-A7
ECB-WAIT	10	10A	10C	42	ECB-A21
BUSREQ	11	11A	11C	43	ECB-IEI
ECB-A18	12	12A	12C	44	ECB-A19
ECB+12V	13	13A	13C	45	BANKEN
ECB_ZBV	14	14A	14C	46	ECB-D1
ECB-5V	15	15A	15C	47	ECB-12V
2PHI	16	16A	16C	48	ECB-IEO
ECB-A17	17	17A	17C	49	ECB-A11
ECB-A14	18	18A	18C	50	ECB-A10
ECB+12 15V	19	19A	19C	51	ECB-A16
ECB-M1	20	20A	20C	52	ECB-NMI
A22 K-PIN2	21	21A	21C	53	ECB-IRQ
A23 K-PIN3	22	22A	22C	54	ECB-WR
ECB-BAI	23	23A	23C	55	ECB-A20
VBAT	24	24A	24C	56	ECB-RD
ECB-BAO	25	25A	25C	57	ECB-HALT
K-PIN	26	26A	26C	58	ECB-REOUT
ECB-IORQ	27	27A	27C	59	ECB-A12
ECB-RFSH	28	28A	28C	60	ECB-A15
ECB-A13	29	29A	29C	61	MCLK-OUT
ECB-A9	30	30A	30C	62	ECB-MREQ
ECB-BUSACK	31	31A	31C	63	ECB-RESET
GND	32	32A	32C	64	GND

VG64AC

Spezielle SEPIA Bussignale

11C: IEI = WatchDog Time-Out TTL-Signal für Alarm-Relais, zur CLK-Karte

16C: IEO = Interrupt-Sammelleitung, von Bus zur CLK-Karte (IRQ-LED)

21C: IRQ (Pull-Up) Interrupt Pulse, low aktiv, jeder Steckplatz eigener IRQ

29C: MCLK-OUT bidirektional 10/20 MHz Clock von CLK-Karte

26C: REOUT für Schaltkontakt gegen GND, erzeugt HW-RESET

24A: VBAT Akku/Batterie für USV (Analog-Spannung)

26A: K-Pin I/O Austauschsignal zwischen I/O-Karten

21A: K-Pin2 (interne Verwendung)

22A: K-Pin3 (interne Verwendung)

23A: BAI z.b.V.

25A: BAO z.b.V.

13C: BANKEN Enable für ext. Speicher-Karte, high aktiv

19C: A16 Adress-Bit über OUT0 (MMU)

17A: A17 Adress-Bit über OUT0 (MMU)

12A: A18 Adress-Bit über OUT0 (MMU)

12C: A19 Adress-Bit über OUT0 (MMU)

A20..A23 noch nicht festgelegt

31A: RESET (aufbereitet von CPU-Karte) aktiv low

14A: ECB_ZBV (interne Verwendung)